四3119718 皖南岛川陸附件

Cite No. Z

## 中華民國專利公報 [19] [12]

[11]公告編號: 567414

[44]中華民國 92年 (2003)

12月21日

839 BH

全5页

[51] Int.Cl.7 : G06F12/02

[54]名 稱:用於共享記憶體錯誤回復的動態內建自我跳脫方法

[21]中商案號: 091101528

[22]申請日期:中華民國 91年(2002) 01月29日

[72]毅明人: 鄭文雕

新竹市新竹科學工業園區工業東九路九號一樓

[71]甲爾人:

上元科技股份有限公司 新竹市新竹科學工業園區工業東九路九號一樓

[74]代 埋 人: 周良縣 先生

洪陽心 先生

2

## [57]申請專利範圍:

1.一種用於共享記憶體錯誤回復的動態 內建自我跳脱方法,係包含如下步 壓:

潜除一可用鍵結炎(Free Link Table)上 所有區塊之記錄:

對談共享記憶體上之一對包緩衡區 (Packet Buffer),選取一資料列進行 內建自我測試,若該資料列有缺 陷、將該可用鏈結表上對應於該資 料列之該區塊標記為失效,反之則 標記為良好:

當該可用鏈結聚上之所有該區塊皆 已完成標記時,讓出該可用鏈結表 上所有該區塊之該記錄;以及

對該可用鏈越表上標記為良好之該

高规连行初始化。

- 2.如申請專利範圍第1項所述之勘應內 建自我跳脫方法,其中,該可用鏈 結裝之該區塊係為先進先出(First in First out)之配懷體資料結構。
- 3.如申請移利能國第1項所述之動態內 建自我跳脫方法,其中、該可用鏈 結裝之該區與保為健式串列(Linkedlist)之記憶續資料結構。
- 10. 4.如申請專利範國第1項所述之動態內 建自我跳脫方法,其中,該共享記 遼體具有非容錯記憶體區(Non-Defect-Tolerable Memory)。
  - 5.一種用於共享記憶體錯誤回復的動態 內建自我跳脫方法,係包含如下步

<del>- 2951</del> -

15.

(2)

3

骤:

將一可用鍵結表之所有區塊機記為 良好:

當該可用鏈結表上之所有該區與胃 已完成更改與否之判定時,讀出該 可用鏈結表上所有該區與之該記 銀:以及

對設可用鏈結表上標記為良好之該 區塊進行初始化。

- 6.如申請專利範圍第5項所述之動態內 建自我跳脫方法,其中,該可用絕 結次之數區塊係為先進先出之記憶 體結構。
- 7.如申請專利範圍第5項所述之動燃內 建自我跳脫方法,其中,該可用鍵

結果之該區塊係為鏈式串列之記憶 體結構。

8.如中語專利範圍第5項所述之動態內 建自我跳脫方法,其中,該共享記 懷體具有非容錯記憶體區。

圈式簡單說明:

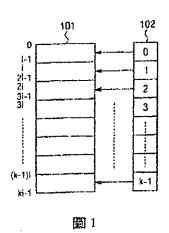
圖1為顯示共享記憶體架構下封 包級衡區與可用鏈結安之映射關係 圖。

10. 圖 2 為習知使用冗餘記憶體方法 修復錯誤之一例之示意圖·

圖3為依本發明之動態內建自我 跳脫方法,修復共享記憶體錯誤之原 理的示意圖。

. 圖 4 為顯示依本發明之第一實施 例、動態內建自我跳脫方法之控制施 程圖。

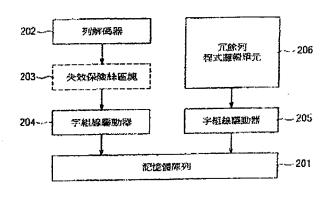
圈 5 為顯示依本發明之另一實施 例,助態內建自我跳脫方法之控制流 程圖,



20.

-- 2952 --

(3)

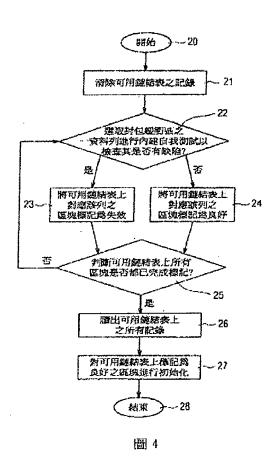


窗 2

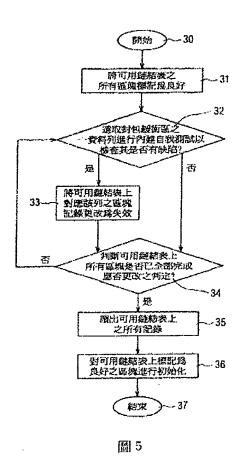
0 i-1 2i-1 2i-1 3j-1 (k-1)i ki-1

-- 2953 ---

(4)



-2954-



-- 2955 --